

da utilizzare come: 331406.V - CARTELLINO PER PIASTRA GISA 2

\*Queste ponticellature si eseguono sul connettore del o dei cavi collegati alla GISA2 e sono le stesse sia che ci si colleghi alla tepe 1 che alla tepe 2.

dati STAC: prodotto XP0000/18 ..... piastra GISA2 ..... codice 331405U ..... revisione

olivetti		descrizione		mov		data		N° disegno			
prodotto	XP0000/18	SCHEMA PONTICELLATURE PIASTRA		ICA	2-11-77			331405U.01			
figura		(predisposizioni e opzioni) GISA2		015	15-12-77			segue sul foglio N° foglio			
data				0250	7-3-78			2 1			
								visto GP visto STAC			
DESCRIZIONE (1)				posizione su piastra		codifica realizzata dai ponticelli		tappo di programmazione		TEPO	
SELEZIONE UNITA IX:				No d'identificazione		8,7,6,5,4,3,2,1		No contigurazione		TAPPO PER TEPO A17	
1φ				colonna		contatti da collegare		codice		RIFERIMENTI	
2φ				riga		contatti da collegare				[redacted] [redacted] [redacted]	
3φ				No d'identificazione		contatti da collegare				[redacted] chiave di polarizzazione [redacted]	
4φ				No d'identificazione		contatti da collegare				contatti da collegare [redacted]	
5φ				No d'identificazione		contatti da collegare				B19 A19 B18 A18 B17 A17	
6φ				No d'identificazione		contatti da collegare				B19 A19 B18 A18 B17 A17	
7φ				No d'identificazione		contatti da collegare				B19 A19 B18 A18 B17 A17	
8φ				No d'identificazione		contatti da collegare				B19 B18 A18 B17 A17	
9φ				No d'identificazione		contatti da collegare				B19 B18 A18 B17 A17	
Aφ				No d'identificazione		contatti da collegare				A19 B18 A18 B17 A17	
Bφ				No d'identificazione		contatti da collegare				A19 B17 A17	
Cφ				No d'identificazione		contatti da collegare				B18 A18 B17 A17	
Dφ				No d'identificazione		contatti da collegare				B18 B17 A17	
Eφ				No d'identificazione		contatti da collegare				A18 B17 A17	
Fφ				No d'identificazione		contatti da collegare				B17 A17	



controlleur HOU

da utilizzare come: 330532 U - CARTELLINO PER PIASTRA DIF01

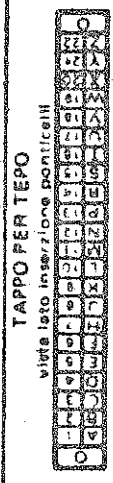
codice 330388M

piastre DIF01

prodotto XG 5026

revisions

DESCRIZIONE		ZOCOCCOLO		TEPO	
NOME SOFTWARE	posizione su piastra	contatti da collegare	codifica realizzata dai ponticelli	TAPPO PER TEPO	
				di programmazione	di collegamento
				No Contatti	contatti da collegare
0-0/3	6Q	1-16 3-14		5-10	397363B
1-0/3	6Q	5-12 7-10		5-10	397363B
2-0/3	6Q	2-15 3-14		6-6	397364C
3-0/3	6Q	5-12 7-10		5-10	397363B
4-0/3	6Q	1-16 3-14		9-9	397366E
5-0/3	6Q	5-12 7-10		5-10	397363B
6-0/3	6Q	2-15 3-14		5-10	397363B
7-0/3	6Q	5-12 7-10		5-10	397363B
8-0/3	6Q	1-16 3-14		5-10	397363B
9-0/3	6Q	6-11 7-10		6-6	397364C
A-0/3	6Q	2-15 3-14		6-6	397364C
B-0/3	6Q	5-12 7-10		9-9	397366E
C-0/3	6Q	1-16 3-14		9-9	397366E
D-0/3	6Q	5-12 7-10		5-10	397363B
E-0/3	6Q	2-15 3-14		9-9	397366E
	6Q	6-11 7-10		5-10	397363B
	6Q	1-16 3-14		6-6	397364C
	6Q	5-12 7-10		5-10	397363B
	6Q	2-15 3-14		9-9	397366E
	6Q	6-11 7-10		5-10	397363B



vietata la inserzione ponticelli  
chiave di polarizzazione  
contatti da collegare

posizioni su piastra  
contatti da collegare

DESCRIZIONE

prodotto XG 5026

SCHEMA PONTICELLATURE P.001  
(pre-disposizioni e opzioni)


INC 6-5-78

N° disegno 330388M04

N° disegno 330388M04  
segno col foglio N° foglio 2  
voto GP voto BTAC

codice 330308M  
 piastra DIF01  
 prodotto XG5026

revisione

(1) Il segno "e" indica che la codifica è realizzata su più piastre (2) Il tappo da inserire nella parte superiore dello zoccolo è indicato nella prima riga		N° disegno <b>3:3:0:3:0:0:M:0:1</b>	
<b>TEPO</b> TAPPO PER TEPO vista lato inserzione ponticelli  chiavi di polarizzazione contatti da collegare		<b>ZOCCOLO</b> posizione su piastra contatti da collegare codice di programmazione codice	
DESCRIZIONE NOME SOFTWARE F - 0/3		2-15-A-13 6-11-B-9 5-10-397368 5-10-397368	
olivetti prodotto XG 5026		descrizione SCHEMA PONTICELLATURE P.001 (predisposizioni e opzioni)	
mese data mese data		N° disegno <b>3:3:0:3:0:0:M:0:1</b> copia del progetto 2 disegno P visto D/TAC	

da utilizzare come : 16885 C - CARTELLINO per PIASTRA GIPS 3

prodotto IPSO 7500 piastra GIPS3 001 codice 167527R

REVISORE

NOME	DESCRIZIONE	posizione su piastra	contatti da collegare	codifiche realizzate dai ponticelli	tappo di programmazione		TEPO
					No cont	codice	
	BIT 7 5 5 5 3 2 1 0 X X X X X	Q6					
	∅∅	G4	1/16 3/14		5-10 397363B		
		Q6	1/14		5-10 397363B		
	∅8	G4	2/15 3/14	5/12 7/10	1-8 397360L		
		Q6	2/13		6-6 397364C		
	1∅	G4	1/16 4/13	5/12 7/10	5-10 397363B		
		Q6	1/14 2/13		2-4 397361H		
		G4	2/15 4/13	5/12 7/10	9-9 397366E		
	18	Q6	1/14 2/13		5-10 397363B		
		G4	2/15 4/13	5/12 7/10	3-12 397361A		
	2∅	Q6	3/11		10-5 397363B		
		G4	1/16 3/14	6/11 7/10	5-10 397363B		
	28	Q6	1/14 3/14		4-2 397361H		
		G4	2/15 3/14	6/11 7/10	5-10 397363B		
	3∅	Q6	2/13 3/14		6-6 397364C		
		G4	1/16 4/13	6/11 7/10	6-6 397364C		
		Q6	1/14 2/13		9-9 397366E		
		G4	1/16 3/14	6/11 7/10	6-6 397364C		

olivetti  
IPSO 7500

SCHEMA PONTICELLATURE P  
(pre-disposizioni e OPZioni)

ICA 14-775  
NASC 26

167527R

TEPO

vite lato inserzione ponticelli

1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	25	26	27	28	29	30
---	---	---	---	---	---	---	---	---	----	----	----	----	----	----	----	----	----	----	----	----	----	----	----	----	----	----	----	----	----

chiave di polarizzazione

contatti da collegare

(1) Il segno "a" indica che la codifica è realizzata su più piastre  
(2) Il tappo da inserire nella parte superiore dell'elemento è indicato nella prima riga

N° di legge 167527R

da utilizzare come : 168856-C - CARTELLINO per PIASTRA GIPS 3  
 piastra GIPS3 001 codice 167527R

revisore

TEPO		ZOCOLO		TEPO	
vite lato in sezione ponticelli		contatti da collegare		vite lato in sezione ponticelli	
chiave di polarizzazione		contatti da collegare		chiave di polarizzazione	
contatti da collegare		contatti da collegare		contatti da collegare	
1	2	3	4	5	6
7	8	9	10	11	12
13	14	15	16	17	18
19	20	21	22	23	24
25	26	27	28	29	30
31	32	33	34	35	36
37	38	39	40	41	42
43	44	45	46	47	48
49	50	51	52	53	54
55	56	57	58	59	60
61	62	63	64	65	66
67	68	69	70	71	72
73	74	75	76	77	78
79	80	81	82	83	84
85	86	87	88	89	90
91	92	93	94	95	96
97	98	99	100	101	102
103	104	105	106	107	108
109	110	111	112	113	114
115	116	117	118	119	120
121	122	123	124	125	126
127	128	129	130	131	132
133	134	135	136	137	138
139	140	141	142	143	144
145	146	147	148	149	150
151	152	153	154	155	156
157	158	159	160	161	162
163	164	165	166	167	168
169	170	171	172	173	174
175	176	177	178	179	180
181	182	183	184	185	186
187	188	189	190	191	192
193	194	195	196	197	198
199	200	201	202	203	204
205	206	207	208	209	210
211	212	213	214	215	216
217	218	219	220	221	222
223	224	225	226	227	228
229	230	231	232	233	234
235	236	237	238	239	240
241	242	243	244	245	246
247	248	249	250	251	252
253	254	255	256	257	258
259	260	261	262	263	264
265	266	267	268	269	270
271	272	273	274	275	276
277	278	279	280	281	282
283	284	285	286	287	288
289	290	291	292	293	294
295	296	297	298	299	300

nome  
 DESCRIZIONE (1)  
 BIT 1 6 5 4 3 2 1 0  
 - X X X X - - -  
 0 1 1 0

nome 38 }  
 nome 40 }  
 nome 48 }  
 nome 50 }  
 nome 58 }  
 nome 60 }  
 nome 68 }  
 nome (D) }  
 nome 16 }  
 nome 17 }  
 nome 18 }  
 nome 19 }  
 nome 20 }  
 nome 21 }  
 nome 22 }  
 nome 23 }  
 nome 24 }  
 nome 25 }  
 nome 26 }  
 nome 27 }  
 nome 28 }  
 nome 29 }  
 nome 30 }  
 nome 31 }  
 nome 32 }  
 nome 33 }  
 nome 34 }  
 nome 35 }  
 nome 36 }  
 nome 37 }  
 nome 38 }  
 nome 39 }  
 nome 40 }  
 nome 41 }  
 nome 42 }  
 nome 43 }  
 nome 44 }  
 nome 45 }  
 nome 46 }  
 nome 47 }  
 nome 48 }  
 nome 49 }  
 nome 50 }  
 nome 51 }  
 nome 52 }  
 nome 53 }  
 nome 54 }  
 nome 55 }  
 nome 56 }  
 nome 57 }  
 nome 58 }  
 nome 59 }  
 nome 60 }  
 nome 61 }  
 nome 62 }  
 nome 63 }  
 nome 64 }  
 nome 65 }  
 nome 66 }  
 nome 67 }  
 nome 68 }  
 nome 69 }  
 nome 70 }  
 nome 71 }  
 nome 72 }  
 nome 73 }  
 nome 74 }  
 nome 75 }  
 nome 76 }  
 nome 77 }  
 nome 78 }  
 nome 79 }  
 nome 80 }  
 nome 81 }  
 nome 82 }  
 nome 83 }  
 nome 84 }  
 nome 85 }  
 nome 86 }  
 nome 87 }  
 nome 88 }  
 nome 89 }  
 nome 90 }  
 nome 91 }  
 nome 92 }  
 nome 93 }  
 nome 94 }  
 nome 95 }  
 nome 96 }  
 nome 97 }  
 nome 98 }  
 nome 99 }  
 nome 100 }

OLIVETTI  
 Prodotto  
 IPSO 7500  
 11-6-75

SCHEMA PONTICELLATURE P...  
 (pre-disposizioni e opzioni)  
 ICA 11-7-75  
 NAS 201276  
 167527R 16  
 segue sul foglio N° 2  
 visto GP visto BYAC

(1) Il segno "a" indica che la codifica è realizzata su più piastre  
 (2) Il tappo da inserire nella parte superiore dello zoccolo è indicato nella prima riga  
 R° disegno 167527R16

da utilizzare come : 168856-C - CARTELLINO per PIASTRA GIPS 3

prodotto IPSO

piastra GIPS3 001 codice 167527R

revisione

DESCRIZIONE (1)		ZOCOLO		TEPO	
posizione su piastra	colonna	contatti da collegare	codifica realizzata dai ponticelli	teppo di programmazione	codice
Q6	3/10 4/11	6/11 8/9		14-7	397365D
G4	1/16 4/13	6/11 8/9		9-9	397366E
Q6	1/16 2/13 3/14 4/11			10-5	397363D
G4	2/15 4/13			15-16	397368A
Q6	7/8	6/11 8/9		10-5	397362B
Q6	6/9			10-5	397363D
Q6				4-2	397367M
Q6				2-4	397361N

olivetti  
prodotto  
IPSO 7500

SCHEMA PONTICELLATURE P.....  
(pre-disposizioni e opzioni)

ICA 4475  
NASC 2010-2

167527R16  
3  
vite BTAC

(1) Il segno "e" indice che la codifica è realizzata su più piastre  
(2) Il teppo da inserire nella parte superiore dello zoccolo è indicato nella prima riga

N° disegno  
167527R16

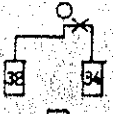


TEPO  
TAPPO PER TEPO  
vista lato inserzione ponticelli  
chiave di polarizzazione  
contatti da collegare



data di revisione \_\_\_\_\_ codice 676.00.1 progressivo G.02 BIT

2 - Piastra GOINO codice circuito stampato 399346 L aggiornata al BIP 070.60.1 G.13 del P6060.

INTERRUZIONI da eseguire sul circuito stampato						FILATURE da eseguire sul circuito stampato											
N° ordine	faccia	coordinate			N° interruzioni da eseguire	disegno esplicativo	nome segnale	N° ordine	faccia	coordinate						disegno esplicativo	nome segnale
		riga	colonna	piadino						partenza			arrivo				
		terminal	N° lamella							riga	colonna	piadino	riga	colonna	piadino		
1	A	TERM.	34	1			1	A	Ø1	G	Ø6	Ø1	G	Ø7		BLOKN	
							2	A	TERM.	30			Ø1	F	Ø9		ERPAN
							3	A	Ø1	F	Ø9	Ø1	S	13		ERPAN	
2	A	Ø1	S	Ø1	1	PULYN	4	A	Ø1	F	Ø8	Ø6	S	Ø5		ERPAØ	
							5	A	Ø6	S	Ø5	Ø1	S	Ø1		ERPAØ	
							6	A	Ø3	F	Ø5	Ø6	S	Ø4		ASPEN	
							7	A	Ø6	S	Ø6	TERM.	34			PARIN	

3 - Piastra GOINO codice circuito stampato 395464 X.

INTERRUZIONI da eseguire sul circuito stampato						FILATURE da eseguire sul circuito stampato											
N° ordine	faccia	coordinate			N° interruzioni da eseguire	disegno esplicativo	nome segnale	N° ordine	faccia	coordinate						disegno esplicativo	nome segnale
		riga	colonna	piadino						partenza			arrivo				
		terminal	N° lamella							riga	colonna	piadino	riga	colonna	piadino		
1	B	Ø1	S	Ø1	1	PULYN	1	A	Ø1	G	Ø6	Ø1	G	Ø7		BLOKN	
							2	A	TERM.	30			Ø1	F	Ø9		ERPAN
							3	A	Ø1	F	Ø9	Ø1	S	13		ERPAN	
							4	A	Ø1	F	Ø8	Ø6	S	Ø5		ERPAØ	
							5	A	Ø6	S	Ø5	Ø1	S	Ø1		ERPAØ	
							6	A	Ø3	F	Ø5	Ø6	S	Ø4		ASPEN	
							7	A	Ø6	S	Ø6	TERM.	34			PARIN	

NOTA - La modifica sullo stampato cod. 399603 P non è consigliata dato l'elevato numero di filature già presenti in piastra.



**olivetti stac - BOLLETTINO INFORMAZIONE TECNICA**

compilato da G. Cassardo		approvato da <i>W</i>		data 2.80	codice 676.60.1	progressivo G.02	<b>BIT</b>
MODIFICA DELLE PIASTRE GOINO UTILIZZATE SU P6060 PER RENDERLE COMPATIBILI CON IL P6066.						classe o prodotto P6066	
titolo e scopo		luogo e tempo Laboratorio RED 0,50		tecnico - per esecuzione <input type="checkbox"/> 1 L <input checked="" type="checkbox"/> X <input checked="" type="checkbox"/> 2 L <input type="checkbox"/> <input checked="" type="checkbox"/> RED <input type="checkbox"/>		applicazione - per sola informazione <input type="checkbox"/> - sistematica in modo prevent <input type="checkbox"/> - da non retro-attivare..... <input type="checkbox"/> - sistematica al 1° intervento <input type="checkbox"/> - non retro-attivabile..... <input type="checkbox"/> - facoltativa ... <input checked="" type="checkbox"/> X	
matricola		pubblicazione interessata		codice o aggiornamento		nota	

SCOPO

Aggiornare le vecchie piastre GOINO al fine di poterle utilizzare anche sul P6066 e non gestire doppie scorte.

DESCRIZIONE

Viene implementata la prestazione della "parità", necessaria per il P6066.

ESECUZIONE

- 1 - Piastra GOINO codice circuito stampato 399603 P. aggiornata al BIT 670.60.1 G.13 del P6060.

ITALY

INTERRUZIONI da eseguire sul circuito stampato							FILATURE da eseguire sul circuito stampato										
N° ordine	fascio	coordinate disegno terminale			disegno esplicativo	nome segnale	N° ordine	fascio	coordinate partenza				coordinate arrivo			disegno esplicativo	nome segnale
		riga	colonna	predino					riga	colonna	predino	riga	colonna	predino			
		terminal	N° lamella	N° lamella					terminal	N° lamella	terminal	N° lamella					
						1	A	01	G	06	01	G	07		BLOCKN		
						2	A	TERM.	30		01	F	09		ERPAN		
						3	A	01	F	09	01	S	13		ERPAN		
						4	A	01	F	08	06	S	05		ERPAN		
						5	A	06	S	05	01	S	01		ERPAN		
						6	A	03	F	05	06	S	04		ASPEN		
						7	A	06	S	06	TERM.	34			PARTN		

ST/

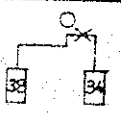
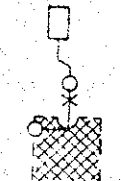
data di revisione

codice  
675.60.1

progressivo  
G.02

BIT

2 - Piastra GOINO codice circuito stampato 39946 L aggiornata al BIT 675.60.1 G.13 del P6060.

INTERRUZIONI da eseguire sul circuito stampato						FILATURE da eseguire sul circuito stampato											
N° ordine	laccia	coordinate piazzola/terminali			N° interruzioni da eseguire	disegno esplicativo	nome segnale	N° ordine	laccia	coordinate partenza			coordinate arrivo			disegno esplicativo	nome segnale
		riga	colonna	pedino						riga	colonna	pedino	riga	colonna	pedino		
		terminali	N° lamella							terminali	N° lamella		terminali	N° lamella			
1	A	TERM.	34	1			1	A	Ø1	G	Ø6	Ø1	G	Ø7		BLOKN	
							2	A		TERM.	30	Ø1	F	Ø9		ERPAN	
							3	A	Ø1	F	Ø9	Ø1	S	13		ERPAN	
2	A	Ø1	S	Ø1	1		PULYN	4	A	Ø1	F	Ø8	Ø6	S	Ø5		ERPAØ
							5	A	Ø6	S	Ø5	Ø1	S	Ø1		ERPAØ	
							6	A	Ø3	F	Ø5	Ø6	S	Ø4		ASPEN	
							7	A	Ø6	S	Ø6	TERM.	34			PARIN	

2 - Piastra GOINO codice circuito stampato 395464 X.

INTERRUZIONI da eseguire sul circuito stampato						FILATURE da eseguire sul circuito stampato											
N° ordine	laccia	coordinate piazzola/terminali			N° interruzioni da eseguire	disegno esplicativo	nome segnale	N° ordine	laccia	coordinate partenza			coordinate arrivo			disegno esplicativo	nome segnale
		riga	colonna	pedino						riga	colonna	pedino	riga	colonna	pedino		
		terminali	N° lamella							terminali	N° lamella		terminali	N° lamella			
1	B	Ø1	S	Ø1	1		PULYN	1	A	Ø1	G	Ø6	Ø1	G	Ø7	BLOKN	
								2	A		TERM.	30	Ø1	F	Ø9	ERPAN	
								3	A	Ø1	F	Ø9	Ø1	S	13	ERPAN	
								4	A	Ø1	F	Ø8	Ø6	S	Ø5	ERPAØ	
								5	A	Ø6	S	Ø5	Ø1	S	Ø1	ERPAØ	
								6	A	Ø3	F	Ø5	Ø6	S	Ø4	ASPEN	
								7	A	Ø6	S	Ø6	TERM.	34		PARIN	

NOTA - La modifica sullo stampato cod. 399603 P non è consigliata dato l'elevato numero di filature già presenti in piastra.

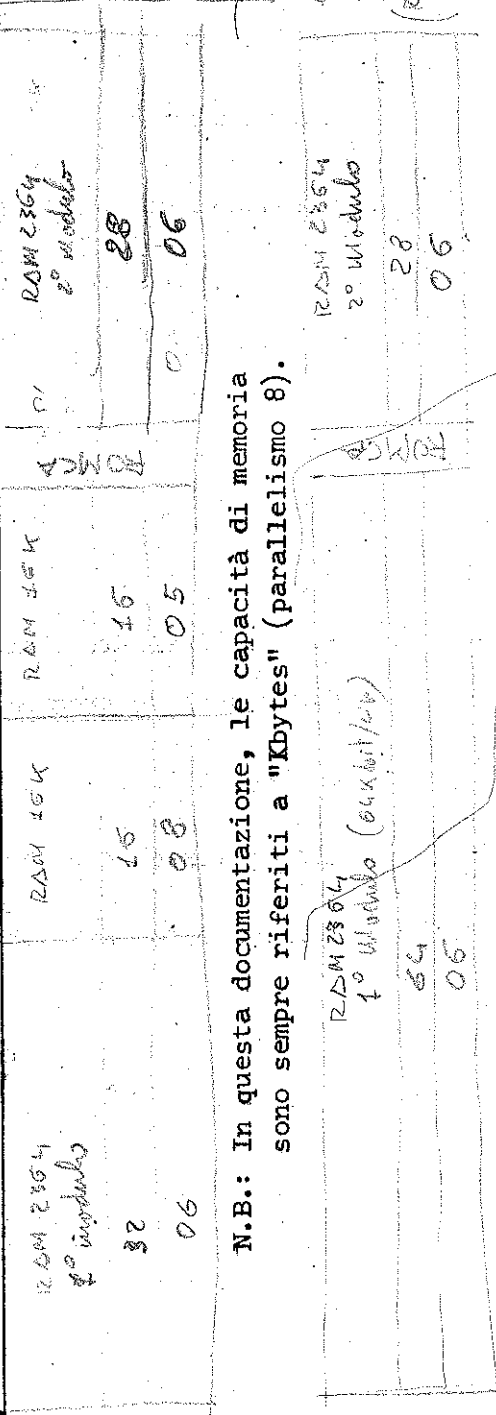
A L L E G A T O 4PONTICELLATURE

1. Controllo ed indirizzamento delle RAM
2. Ponticellature DMA, parità e tipo componente
3. Ponticellature RODMA
4. Ponticellatura governi periferiche
5. Nomi HARDWARE e BASIC di periferica
6. Periferiche IPSO
  - 6.1 Ponticellatura nomi periferiche IPSO
  - 6.2 Riassunto programmazione BASIC
7. Collegamento GISA 2
8. Collegamento video grafico (GO011)
9. Collegamento IEEE 488 (GO024)

MAPPA DI MEMORIA FISICA

RAM 2364  
 RAM 2364  
 RAM 2364

INDIRIZZO DECIMALE	8K	16K	24K	32K	40K	48K	56K	64K	72K	80K	88K	96K
INDIRIZZO ESADECIMALE	0000 + 0FFF	2000 + 2FFF	3000 + 3FFF	4000 + 4FFF	5000 + 5FFF	6000 + 6FFF	7000 + 7FFF	8000 + 8FFF	9000 + 9FFF	A000 + AFFF	B000 + BFFF	
	RAM SOFTWARE											
CAPACITA'	48K MASSIMI											
POSIZIONE PIASTRA	06											
	RAM UTENTE											
	RAM FIRMWARE											



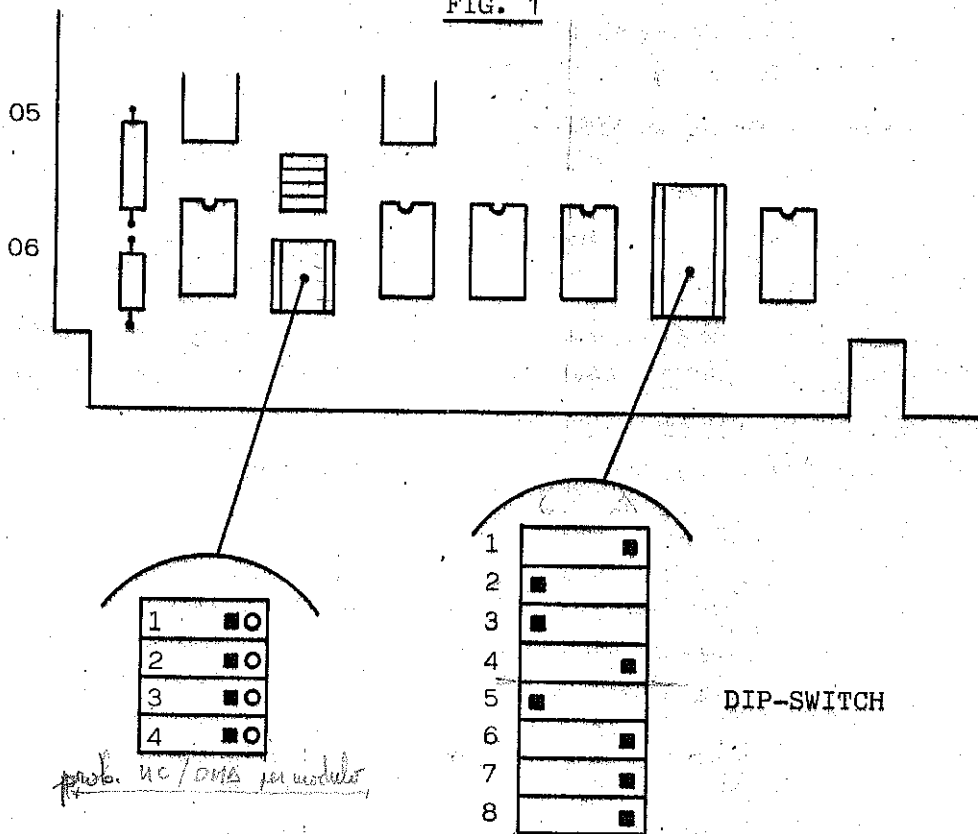
N.B.: In questa documentazione, le capacità di memoria sono sempre riferiti a "Kbytes" (parallelismo 8).

1) Ponticellatura di indirizzamento delle RAM

- ME 006 (MEMA 16) con controllo di parità

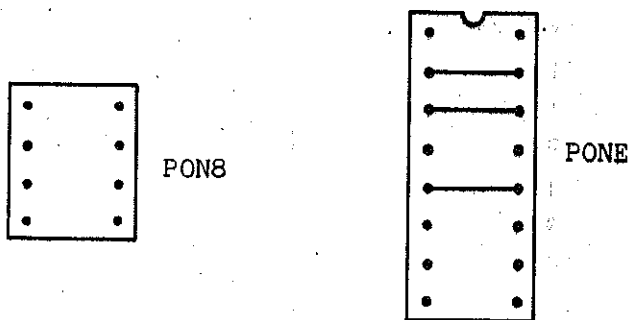
La ponticellatura di questa piastra è fissa in quanto sarà sempre montata in zona U.C. (posizione Ø8). E' realizzata come indicato in figura 1.

FIG. 1



Sulle piastre prodotte la ponticellatura è stata realizzata con PONE e PON8 anzichè DIP-SWITCH come indicato in figura 2. La posizione in piastra è la stessa.

FIG. 2



- RA 008 (MEM 2364) con controllo della parità

La piastra RA 008, sempre presente in macchina, potrà essere fornita nelle due configurazioni di 32 e 64 K bytes fisici di cui 16 sempre utilizzati dal Sistema Operativo.

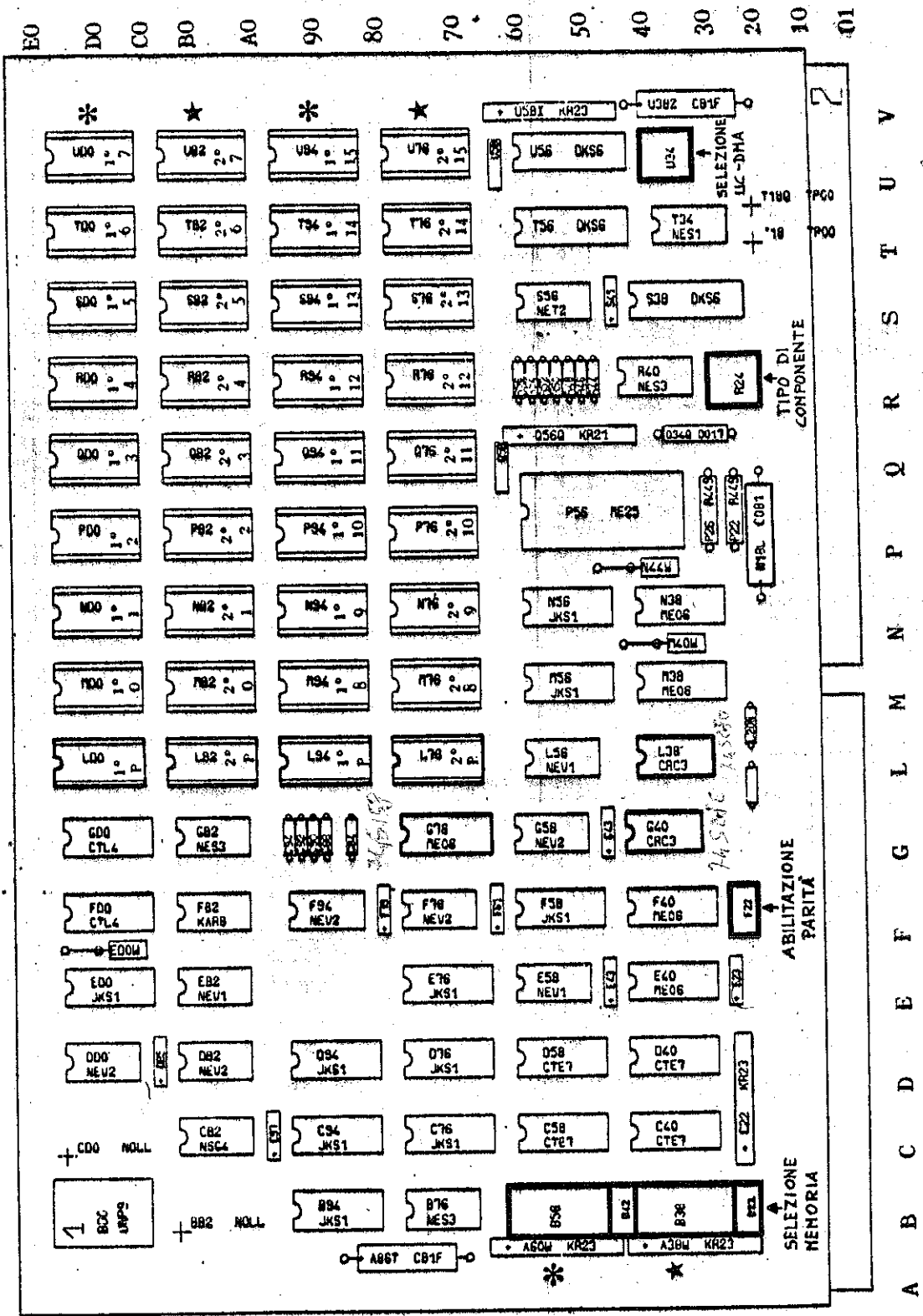
E' possibile inoltre l'ampliamento della memoria fisica da 32 a 64 K bytes, rispettivamente 16 e 48 K utenti, tramite l'apporto Kit EXM 2334 composto da 18 chips di RAM (2 sono per la parità).

Qualora per esigenze commerciali fossero richieste configurazioni di RAM intermedie fra i 16 e 48 K utenti, sarà possibile, tramite opportuni ponticelli, abilitare tagli logici di memoria di 4 K byte ciascuno; ciò è realizzabile avendo a disposizione la piastra in configurazione massima (64 K).

Si ricorda che i 64 K bytes sono divisi in due moduli di 32 K ciascuno e la ponticellatura è specifica per ciascuno di essi.

La tabella seguente indica le ponticellature da eseguire in relazione alla capacità memoria che si vuole realizzare.

VISTA DI MONTAGGIO PIASTRA RA008



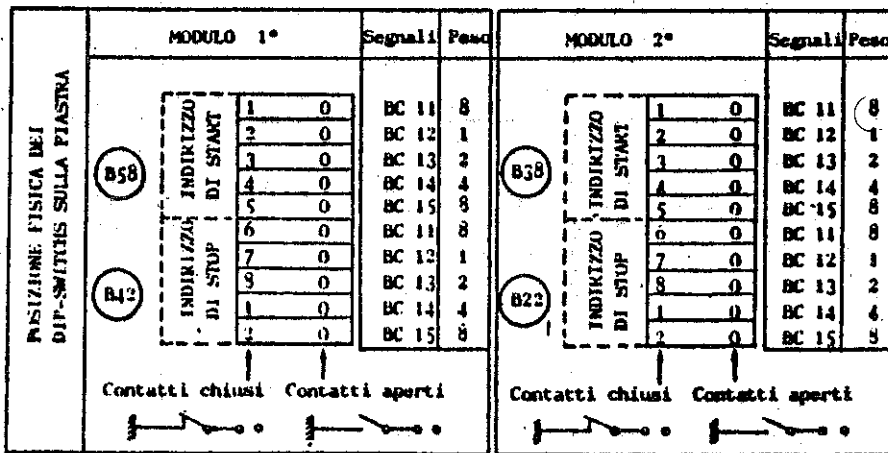
\* 1° Modulo da 32 K e relativi ponticelli  
 ★ 2° Modulo da 32 K e relativi ponticelli



SELEZIONE DELLA MEMORIA

SEGNALI USATI PER LA SELEZIONE	PESO (IN K/8)	CODICI BINARI	INDIRIZZI SELEZIONABILI DI TUTTA LA ZONA DI MEMORIA.															
			0K	4	8	12	16	20	24	28	32	36	40	44	48	52	56	60
			+	+	+	+	+	+	+	+	+	+	+	+	+	+	+	+
BC 11	4 K/8	9	0	1	0	1	0	1	0	1	0	1	0	1	0	1		
BC 12	8 K/8	1	0	0	1	1	0	0	1	1	0	0	1	1	0	0		
BC 13	16 K/8	2	0	0	0	0	1	1	1	0	0	0	0	1	1	1		
BC 14	32 K/8	4	0	0	0	0	0	0	0	0	1	1	1	1	1	1		
BC 15	64 K/8	8	0	0	0	0	0	0	0	0	0	0	0	0	0	0		
CODIFICA ESADECIMALE CORISPONDENTE	INIZIO START	0	0	1	1	2	2	3	3	4	4	5	5	6	6	7	7	
		0	8	0	8	0	8	0	8	0	8	0	8	0	8	0	8	
FINE (JK/8) STOP	0	0	1	1	2	2	3	3	4	4	5	5	6	6	7	7		
	7	F	7	F	7	F	7	F	7	F	7	F	7	F	7	F		
POSIZIONE DEI CONTATTI SU DIP-SWITCHS C = CONTATTO CHIUSO A = CONTATTO APERTO	BC 11	C	A	C	A	C	A	C	A	C	A	C	A	C	A	C		
	BC 12	C	C	A	A	C	C	A	A	C	C	A	A	C	C	A	A	
	BC 13	C	C	C	C	A	A	A	A	C	C	C	C	A	A	A	A	
	BC 14	C	C	C	C	C	C	C	C	A	A	A	A	A	A	A	A	
	BC 15	C	C	C	C	C	C	C	C	C	C	C	C	C	C	C	C	

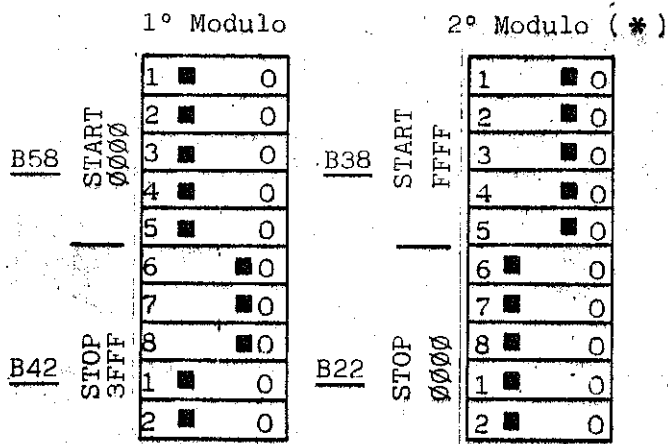
64 68 72 76 80 84 88 92  
 BC15 = A 68 72 76 80 84 88 92 95



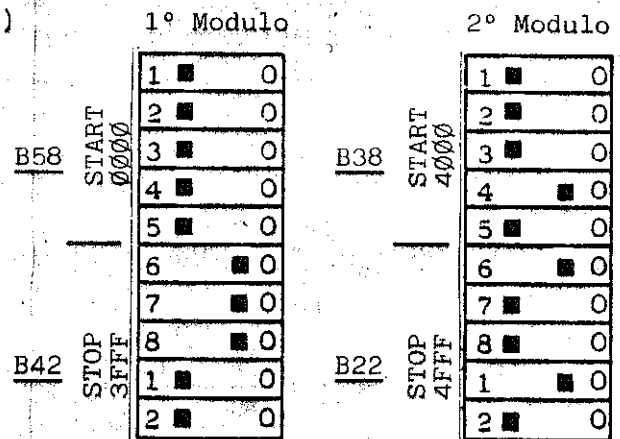
A scopo esplicativo di seguito sono indicati 4 esempi di selezione di memoria per le configurazioni più diffuse in field e precisamente:

16 - 24 - 32 - 48 K bytes utenti  
(32 - 40 - 48 - 64 K bytes fisici)

16 K bytes utenti

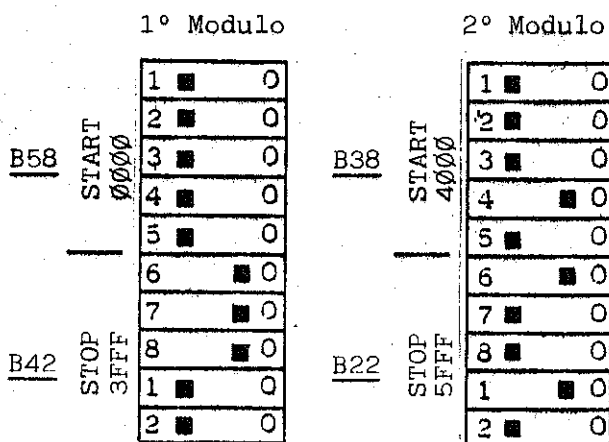


24 K bytes utenti

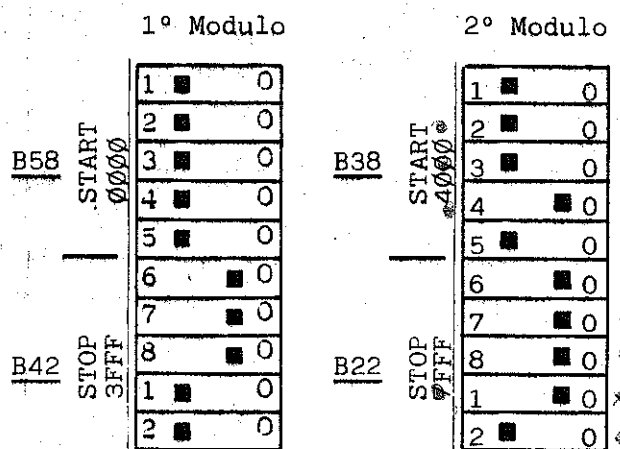


(\*) Non essendo presente il 2° modulo questo deve essere diselezionato; quella ponticellatura risponde allo scopo

32 K bytes utenti



48 K bytes utenti



RAM  
Pin

## 2. Ponticellature per UC-DMA, parità e tipo di componente utilizzato

## a) UC - DMA

U.C.	
1	■ 0
2	■ 0
3	■ 0
4	■ 0

U34

DMA	
1	■ 0
2	■ 0
3	■ 0
4	■ 0

U34

## b) Parità

Parità presente

1	0	non utilizzato
2	■ 0	

F22

Fisso per P 6066

Parità assente o  
non gestita

1	0	non utilizzato
2	■ 0	

F22

Fisso per P 6060

## c) Tipo di componente

RAM 4116 (16 K bit)

1° Modulo	1	■ 0
	2	■ 0
2° Modulo	3	■ 0
	4	■ 0

Per ulteriori informazioni sulla piastra di MEM 2364 (RA008) si rimanda al BIT specifico codice 831.60.1 - G.02.

### 3. Piastra RODMA

#### 3.1 Ponticellatura piastra RODMA

La piastra RODMA necessita di due ponticellature:

- Spiazzamento in memoria delle ROM (sempre fissa per P6066)
- Definizione della zona RAM in DMA

In tabella sono indicati i ponticelli da realizzare.

Indirizzi di RAM	Coordinate PONS	Pin da collegare
<u>ABILITAZIONE SEMPRE PRESENTE</u>	C5	2-7 3-6
RAM da <del>0000</del> a 3FFF (16K utente)	B3	1-16 2-15 3-14 5-12 6-11
RAM da <del>0000</del> a 4FFF (24K utente)	B3	1-16 3-14 5-12 6-11
RAM da <del>0000</del> a 5FFF (32K utente)	B3	1-16 2-15 5-12 6-11
RAM da <del>0000</del> a 6FFF (40K utente)	B3	1-16 5-12 6-11
RAM da <del>0000</del> a 7FFF (48K utente)	B3	1-16 2-15 3-14 4-13 6-11
Spiazzamento delle ROM	T04	Nessun collegamento
	T05	5-12 7-10 8-9

### 3.2 Modifiche sulla Piastra RODMA

Si ricorda che sulla piastra RODMA è assolutamente necessario siano montate delle resistenze di carico sul bus indirizzo BT per evitare bloccaggi del sistema.

Ciò avviene quando lo scambio dati avviene in DMA.

Per l'esecuzione della modifica su piastre di scorta eventualmente non ancora aggiornate si rimanda al BIT 805.60.1 - G.03.

#### 4. Ponticellature governi periferiche

Ad ogni governo è associato un nome fisico (hardware).

Nel P6066 i nomi disponibili sono 15 e sono associati nel seguente modo:

Nome fisico

- |   |   |                                    |                    |                          |                          |
|---|---|------------------------------------|--------------------|--------------------------|--------------------------|
| ∅ | - | GOINO periferiche integrate        |                    |                          |                          |
| 1 | - | Libero                             |                    |                          |                          |
| 2 | - | Trasmitter                         | } 1° canale SEZ. A | } 1° Governo <u>GISA</u> |                          |
| 3 | - | Receiver                           |                    |                          |                          |
| 4 | - | Trasmitter                         | } 2° canale SEZ. B |                          |                          |
| 5 | - | Receiver                           |                    |                          |                          |
| 6 | - | Trasmitter                         | } 3° canale SEZ. A |                          | } 2° Governo <u>GISA</u> |
| 7 | - | Receiver                           |                    |                          |                          |
| 8 | - | Trasmitter                         | } 4° canale SEZ. B |                          |                          |
| 9 | - | Receiver                           |                    |                          |                          |
| A | - | Governo DCU - MDU                  |                    |                          |                          |
| B | - | Libero                             |                    |                          |                          |
| C | - | Floppy Disk                        |                    |                          |                          |
| D | - | 1° Governo IPSO                    |                    |                          |                          |
| E | - | 2° Governo IPSO o Interfaccia IEEE |                    |                          |                          |
| F | - | Governo Video                      |                    |                          |                          |

I nomi fisici (hardware) sono quelli realizzati con ponticelli sui governi interessati come descritti nei paragrafi successivi.

#### 4.1 Governo FDU integrato

NOME hardware governo

∅ per unità superiore

C1 per unità inferiore

Ponticellare su piastra FLOOA coordinate L5

pin 1-14/3-12

#### 4.2 Governo IPSO (GIPS3)

Al P6066 possono essere collegati uno o due governi GIPS3.

a) Configurazione con un governo IPSO.

Il nome hardware, realizzato con i ponticelli sul GIPS3, da assegnare al governo è "D".

b) Configurazione con due governi IPSO.

I nomi hardware da assegnare alle due piastre GIPS3 sono:

- nome hardware "D" al 1° governo

- nome hardware "E" al 2° governo

c) Tipo di canale hardware utilizzato.

Il governo GIPS3 prevede il collegamento a canale hardware di tipo multiplex, media velocità di trasferimento dati ( $\leq 2.000$  car/sec.) particolarmente adatto alle periferiche IPSO finora utilizzate.

Il ponticello per la scelta del tipo di canale è situato in coordinate Q06. La ponticellatura per canale multiplex si realizza collegando pin 7-8.

Può inoltre essere collegato a canale singolo.



NOME GIPS3 ECD 6 5 4 3	Posizione dei ponticelli Zoccoli in posizione :											
	Q06				G04							
	1/14	2/13	3/12	4/11	1/16	2/15	3/14	4/13	5/12	6/11	7/10	8/9
Nome D 1 1 0 1	x		x	x		x	x			x		x
Nome E 1 1 1 0		x	x	x	x			x		x		x

x = inserire il ponticello

Alternative di canale	
Q06	
Multiplex	Posizione ponticello 7/8
Singolo	Posizione ponticello 6/9

#### 4.3 Nomi periferiche IPSO

Sono riportati di seguito le tabelle per realizzare le ponticellature nome delle periferiche IPSO.

I nomi periferica realizzabili vanno da  $\emptyset$  a 7.

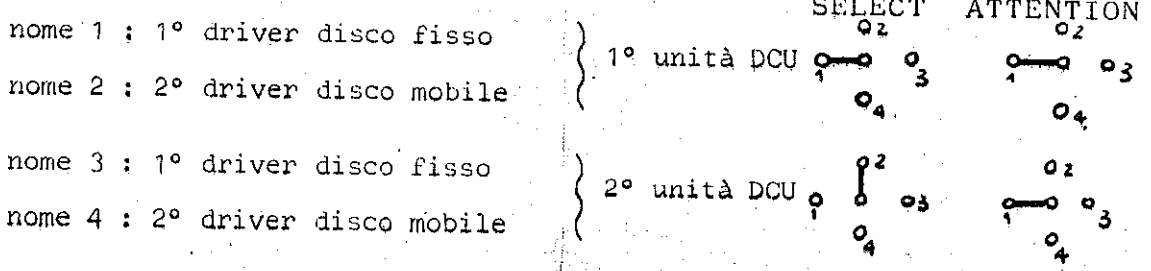
Sono riportati di seguito i nomi standard delle periferiche IPSO:

PERIFERICHE	NOMI STANDARD HARDWARE
LCU 7800 - MTU 1400	$\emptyset$
PR 1350 - 1370	
PR 505	2
PLOTTER GOERTZ	
CR 300	2
TR 1700	
FACIT 4070	3
CTU 1000 - CTU 1010 1° drive	4
OPR 1830 - BR 1815	5
CTD 1000 - CTD 1010 2° drive	6
DISPONIBILE	7

4.4 Ponticellature governo DCU 7292 (DIMO A-DIMO B).

Il nome hardware da assegnare al governo DCU è "A".  
 Su piastra DIMO B ponticellare su PON 8 in posizione P05 pin 1-8 e 4-5.  
 Al governo DCU possono essere collegate una o due unità DCU (DIABLO o D.R.I.).

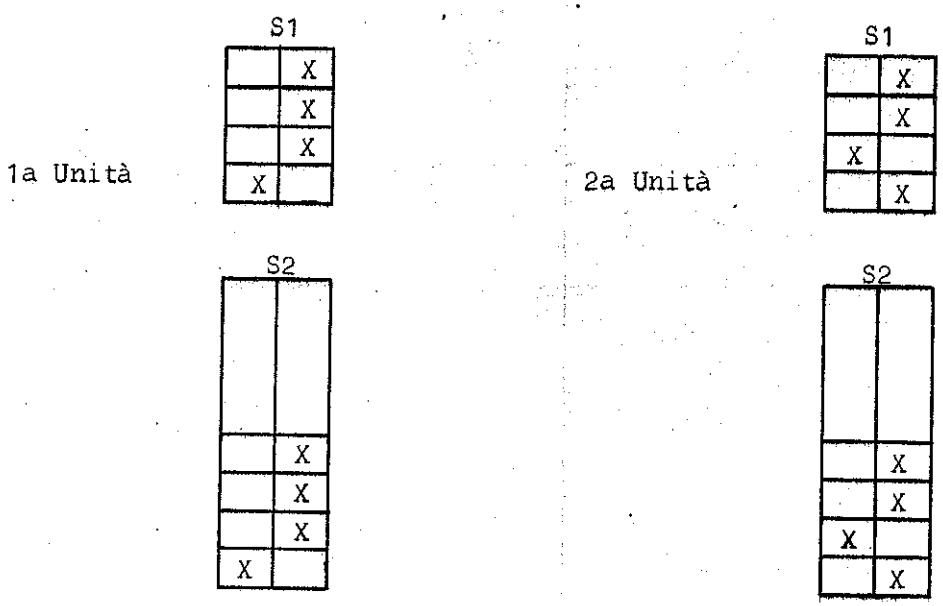
I nomi da assegnare a queste unità sono :



La ponticellatura si realizza sul ponticello SELECT.  
 Il ponticello ATTENTION va sempre in posizione fissa (1)

In caso di collegamento con l'unità CDC la ponticellatura sarà la seguente:

Piastra I/O su CDC



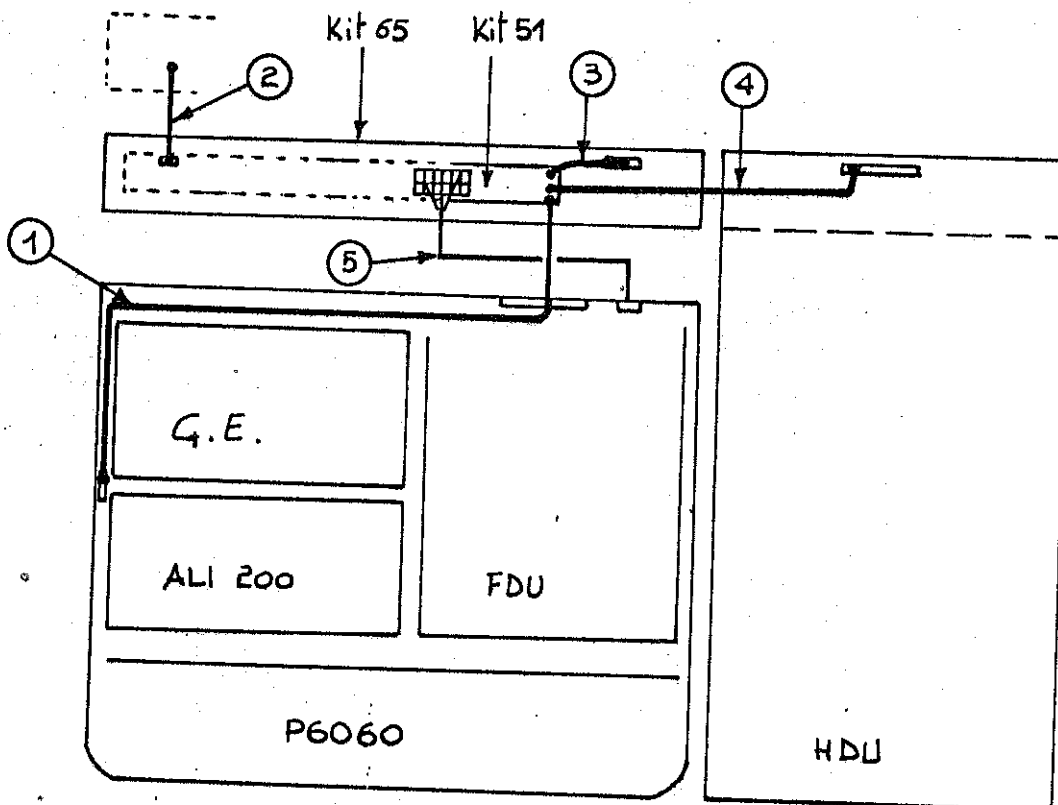
Per ulteriori informazioni vedere il NOP 750.26.1/G.01.

4.5 Ponticellature governo - HDU 6614 (DIFO 1 e DIFO 2).

Il nome hardware da assegnare al governo HDU è "A".  
 Sulla piastra DIFO 1 ponticellare su PONB in posizione Q 06 pin (1-16) (4-13) (5-12) (8-9).  
 I nomi da assegnare alle unità disco vanno da 0 a 3.

#### 4.6 Collegamento delle masse da realizzare quando si installa P6066 con HDU e DCU.

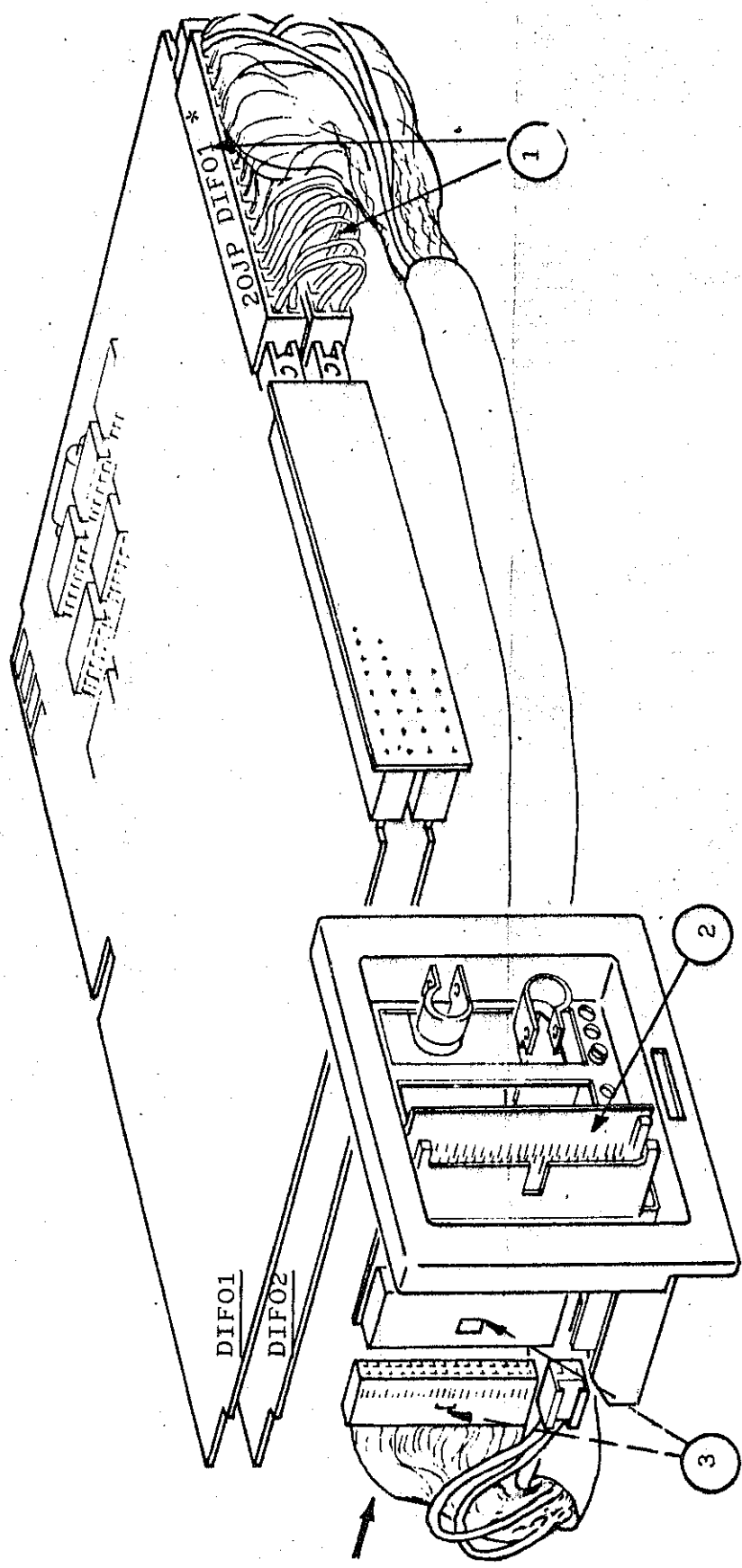
I sottoriportati cavi saranno inseriti al più presto nel Kit di ampliamento e dovranno essere montati all'installazione del sistema.



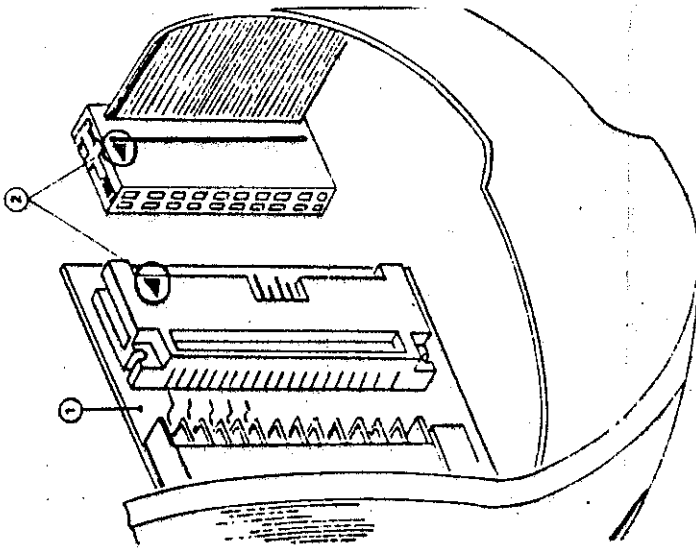
1. Cavo calza che collega Kit 51 con pozzetto di massa sul P6060 vicino all'Ali 200.  
6mm<sup>2</sup> di sezione, lunghezza 1100mm, cod. 332495 P.
2. Cavo calza che collega il Kit 51 con coperchio canalina cavi.  
6mm<sup>2</sup> di sezione, lunghezza 100mm, cod. 332505 Z.
3. Cavo calza che collega il Kit 51 con la canalina cavi idem calza 2.
4. Cavo calza che collega il Kit 51 con il pozzetto di massa interno all'HDU.  
6mm<sup>2</sup> di sezione, lunghezza 350mm, cod. 332504 Y.
5. Cavo rete schermato.

MODALITA' DI MONTAGGIO DEL GOVERNO HDU E RELATIVO CAVO INTERNO AL P6066

data di revisione	codice	progressivo
	676.26.1	G.01
		NOP

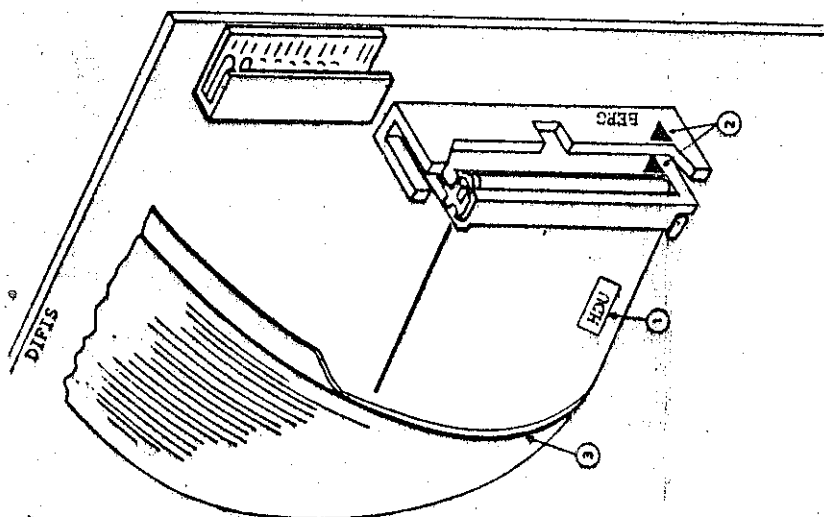


- ① Montare il cavo con connettore 20JP DIFO1\* con l'etichetta rivolta verso l'alto su piastra DIFO1 (superiore). I cavallotti sui due tepo del cavo devono essere sulla sinistra.
- ② Montare il connettore e piastrina QUICK come sul disegno.
- ③ Infilare connettore rispettando la polarizzazione della chiavetta di bloccaggio.



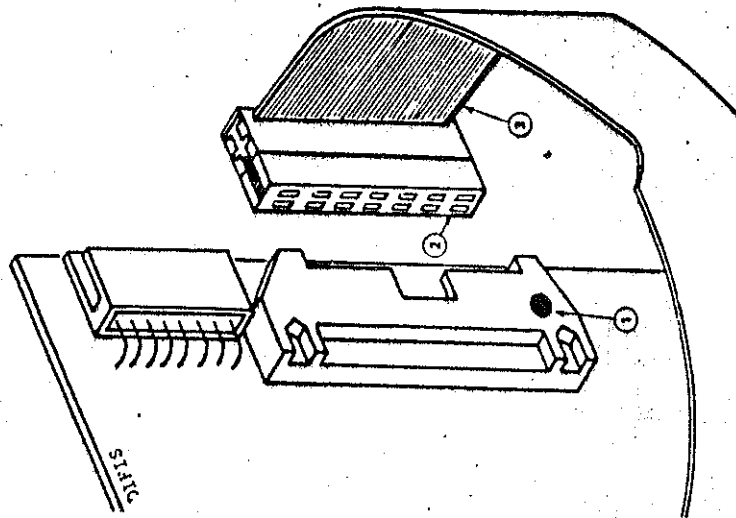
LATO P6066

- ① Piastra circuito stampato del connettore in uscita da P6066
- ② Le frecce di polarizzazione ne devono corrispondere



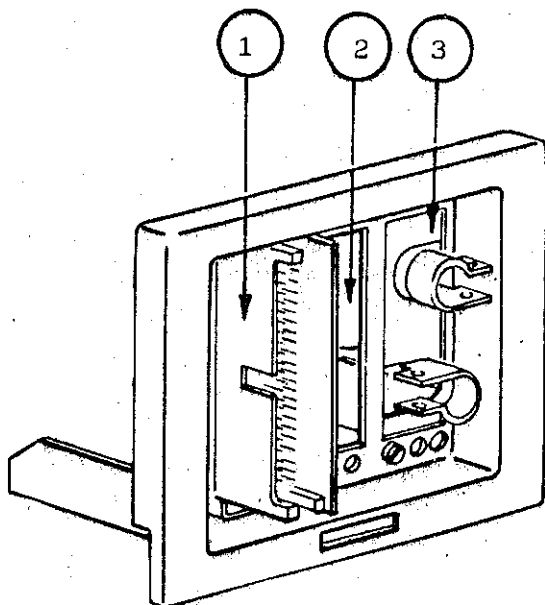
LATO

- Connettore blu tipo BERG
- ① Etichetta
- ② Frecce di polarizzazione
- ③ Striscia di colore diverso sul cavo



HDU

- Connettore nero tipo ANSLEY
- ① Bollino autoadesivo
- ② Posizione della freccia
- ③ Striscia di colore diverso sul cavo



Priorità di montaggio dei connettori sulla scatola rete.

Le priorità di montaggio sotto-riportate, sono necessarie per facilitare ampliamenti del sistema successivi all'installazione.

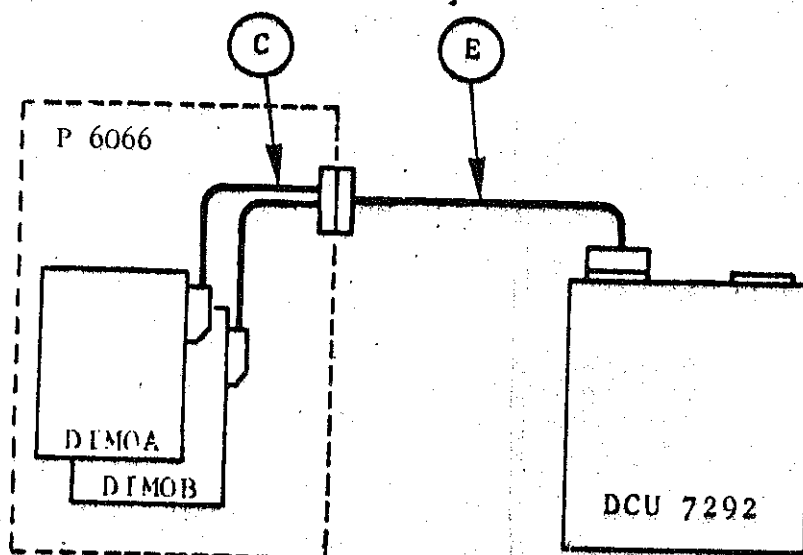
- ① La posizione 1 è riservata per il montaggio dei connettori cavi HDU o DCU.
- ② La posizione 2 è riservata per il montaggio del connettore cavo IPSO.
- ③ La posizione 3 è riservata per il bloccaggio dei cavi del GISA.

Per le installazioni che prevedono, due governi dello stesso tipo (2 GISA, 2 IPSO) vanno utilizzate le posizioni 2 e 3.



#### 4.7 Collegamento P 6066 a DCU 7292 e DCU 7910

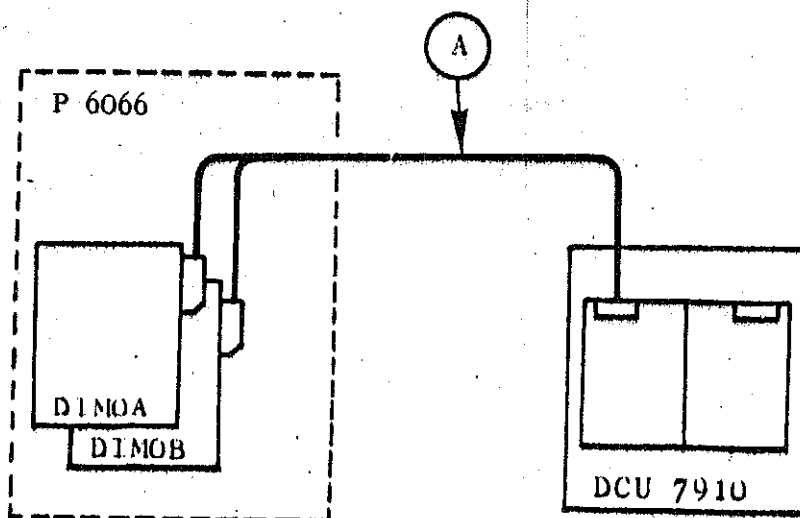
##### 4.7.1 Collegamento a DCU 7292 (DIABLO - DRI)



Cavo C: Cavo interno a filo carrozzeria con connettori AMP-LEAF/  
WINCHESTER (come P 6060). Inserito nel controller (CBL 6615)

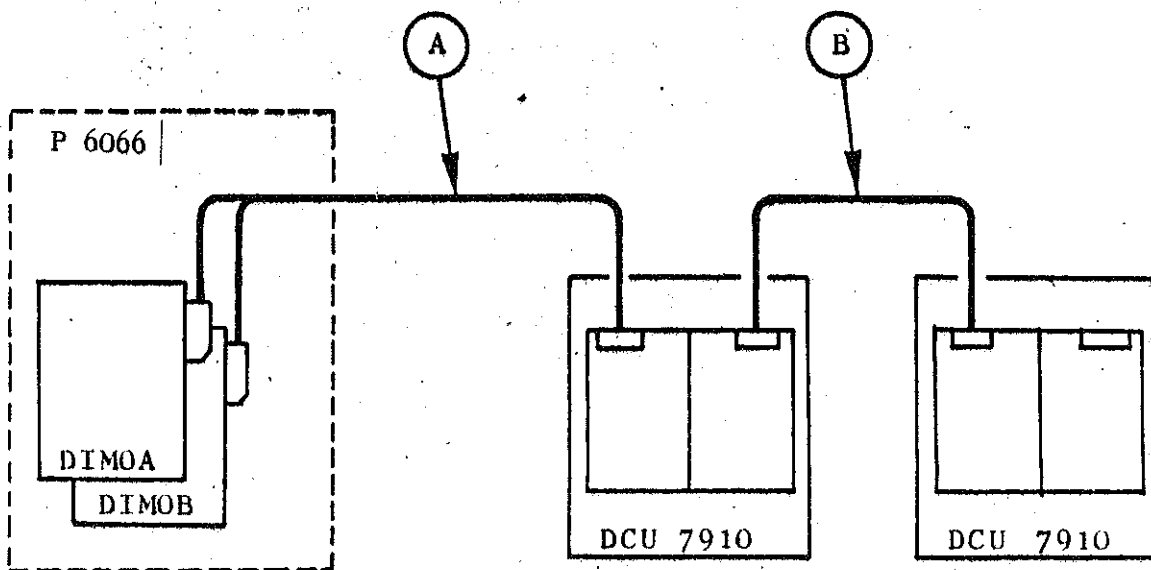
Cavo E: Piatto con connettori WINCHESTER-WINCHESTER  
Inserito nell'unità disco (CBL 6611)

##### 4.7.2 Collegamento a DCU 7910



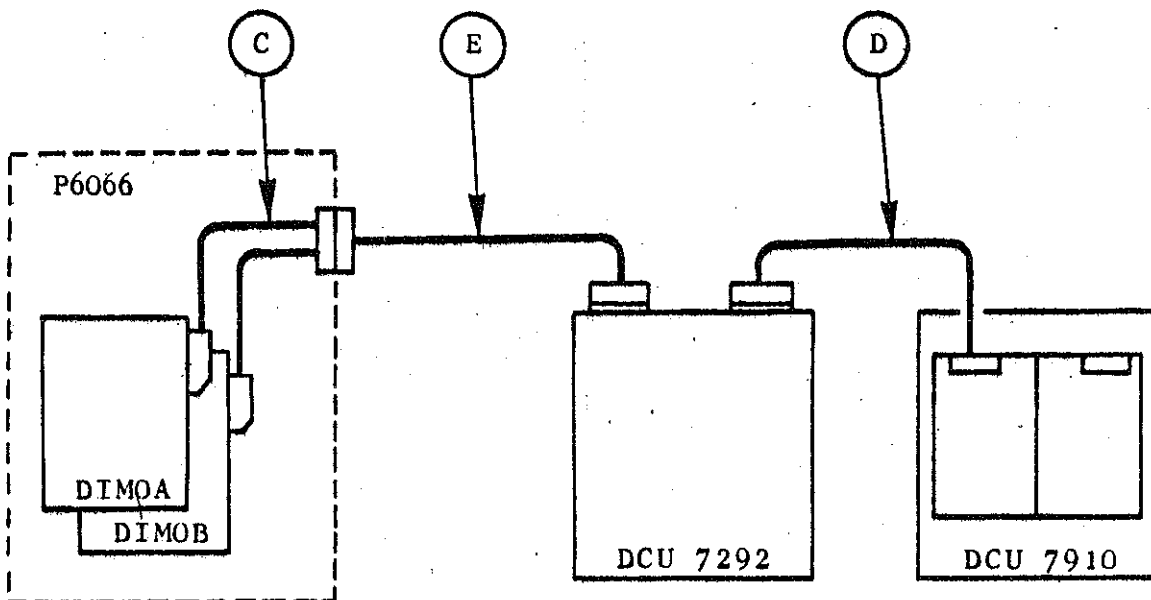
Cavo A: Tondo di 3 metri con connettori AMP-LEAF/CANNON;  
inserito nel controller.

## 4.7.3 Collegamento a festone DCU 7910



Cavo B: Tondo 3 metri con connettori CANNON/CANNON (CBL 7911)

## 4.7.4 Collegamento a festone fra DCU 7292 (1a unità) e DCU 7910 (2a unità)



Cavo D: Tondo 3 metri con connettori WINCHESTER/CANNON (CBL 7913)

NOTA - La posizione delle due unità disco non può essere invertita.

#### 4.8 Aggiornamento governo per DCU

Si precisa che, in caso di collegamento P6066 con disco CDC (DCU 7910) le piastre DIMOA e DIMOB dovranno essere aggiornate secondo quanto indicato sul BIT 745.60.1 - G.04.

Tali piastre sono compatibili con il collegamento a dischi DIABLO e DRI (DCU 7292).

5. Nomi hardware e corrispondenti Basic da utilizzare per le periferiche P6066

Sono stati definiti nel paragrafo 4 i nomi fisici (hardware) dei governi e delle periferiche collegabili a P6066.

Questi nomi sono quelli da realizzare sulle piastre di governo e di periferica.

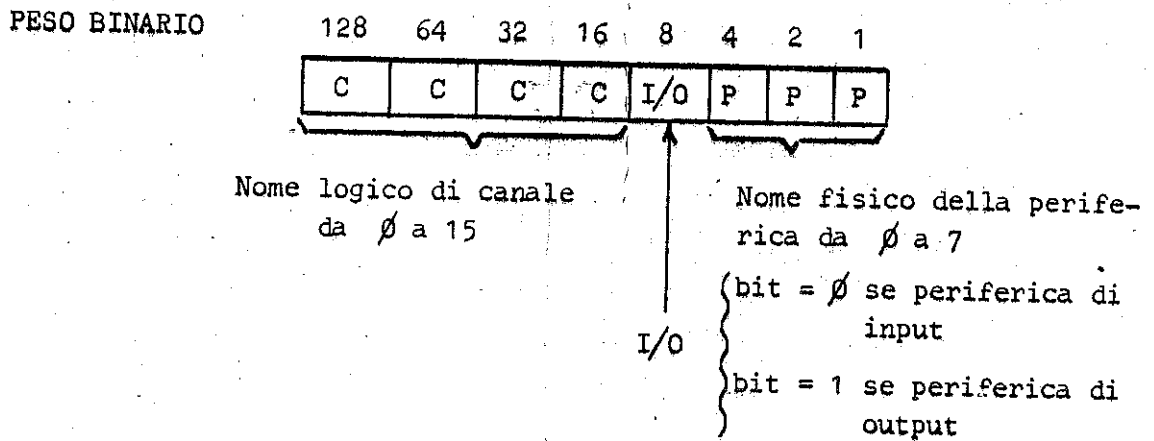
Il software di base del sistema P6066 gestisce 16 canali logici (da 0 - 15) per il colloquio con le periferiche.

Il nome logico di canale (0 - 15) è necessario per il calcolo del nome BASIC (descritto di seguito).

La relazione tra nome hardware e canale deriva da una traduzione interna al software di base; una volta definito il nome hardware (Es.: "D" per governo IPSO) a esso corrisponderà un solo nome di canale logico.

La somma binaria dei nomi logici di canale, il tipo di canale ed i nomi fisici di periferica, dà come risultato il nome logico complessivo da utilizzare nelle istruzioni BASIC.

Il nome BASIC si ottiene sommando i pesi binari assegnati alle varie variabili:



Es.: Collegamento con periferica IPSO PR 1350

- nome fisico periferica = 1
- nome governo IPSO "E"
- nome logico canale IPSO corrispondente a "E" = 1
- periferica di output

Il nome BASIC si ottiene sommando :

- nome fisico PR 1350	- peso	1
- periferica di output	- "	8
- canale logico 1	- "	16
NOME BASIC		<u>25</u>

Di seguito sono riportati in tabelle i nomi BASIC di ciascuna periferica.

Tabella riassuntiva di corrispondenza fra nomi hardware e nomi BASIC

Nome Hardware Governo	Governo Collegato		Nome di Canale	Nomi Hardware Perifer.	Nomi Programmi BASIC	
∅	GOINO (TASTIERA)		2	0+7	INPUT 32+39 OUTPUT 40+47	
1						
2	1° GOVERNO GISA	SEZ. A	TX (OUTPUT)	3	Non definito	56 + 63
3			RX (INPUT)	4	Non definito	64 + 71
4		SEZ. B	TX (OUTPUT)	5	Non definito	88 + 95
5			RX (INPUT)	6	Non definito	96 + 103
6	2° GOVERNO GISA	SEZ. A	TX (OUTPUT)	7	Non definito	120 + 127
7			RX (INPUT)	8	Non definito	128 + 135
8		SEZ. B	TX (OUTPUT)	9	Non definito	152 + 159
9			RX (INPUT)	A	Non definito	160 + 167
A	GOV. DCU		/		/	
B						
C	GOV. FLOPPY DISK		F		/	
D	1° GOV. IPSO		∅	∅ + 7	PERIF. DI INPUT = ∅ + 7 PERIF. DI OUTPUT = 8 + 15	
E	2° GOV IPSO o GOV. FAINA		1	∅ + 7	PER. DI INPUT=16+23 " " OUTPUT=24+31	
F	GOV. VIDEO INT.					
Esempio: MTU 1400 nome standard ∅			Canale ∅	INPUT	OUTPUT	
			Canale 1	∅	8	
				16	24	

6. Periferiche IPSO

6.1 Ponticellatura periferiche IPSO.

Sono riportate di seguito le ponticellature da realizzare sulle periferiche IPSO.

I nomi da ponticellare sono quelli fisici standard mentre i nomi BASIC sono quelli da usare nella programmazione.

CTU 1010 CON 1 DRIVE

Ponticellatura da effettuare su piastra base del CTU

- Nome unità "4"

PONE 2

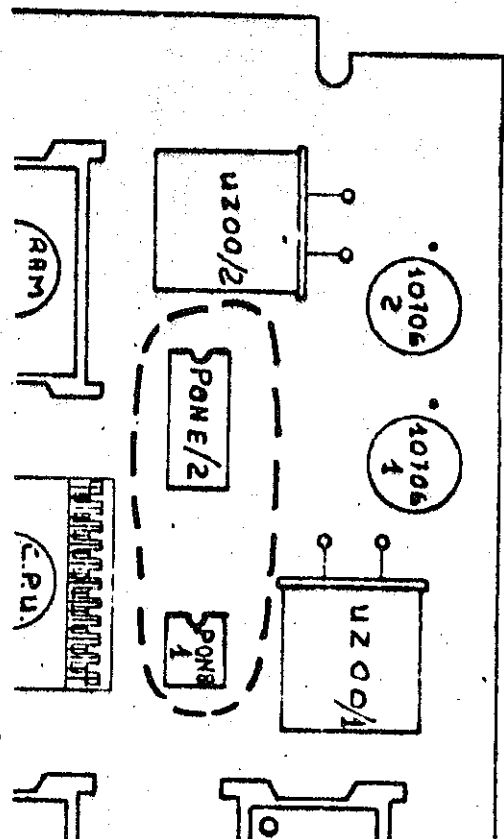
(Piastra BASE)

DIA 1 (UCA5)	1	---1---	16
	2	---0---	15
DIA 2 (UCA6)	3	---1---	14
	4	---0---	13
DIA 3 (UCA7)	5	---1---	12
	6	---0---	11
DIA 4 (UCA8)	7	---1---	10
	8	---0---	9

collegare :

- 2 - 15
- 4 - 13
- 5 - 12
- 8 - 9

PIASTRA BASE



PON 8

(piastra BASE)

5	UNATTENDED	12
6	ATTENDED	11
7	PONTICELLO FISSO	10
8		9

collegare :

- 7 - 10

scegliere e ponticellare la prestazione  
UN o ATTENDED

CTU 1010 CON 1 DRIVE

Ponticellatura da effettuare su piastra IPSO del CTU

- Nome unità "4"

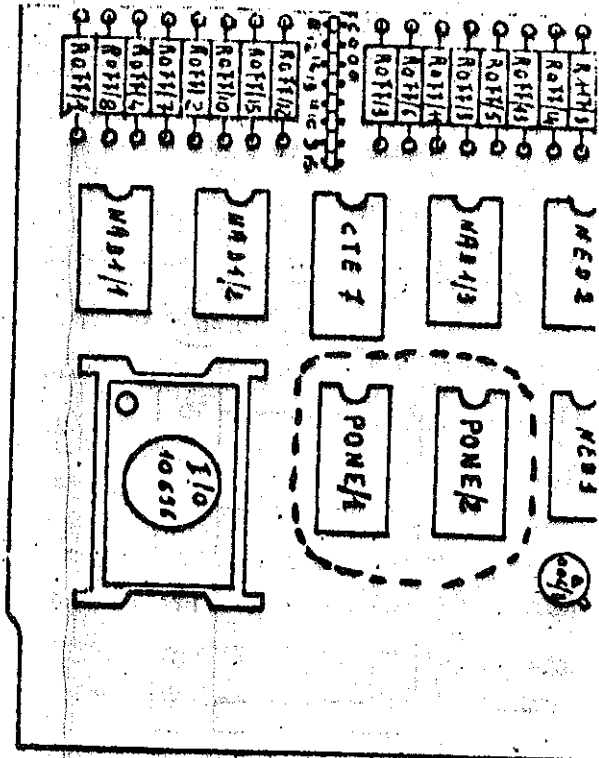
PONE 1  
(Piastra IPSO)

1	UCA5	16
2	UCA6	15
3	UCA7	14
4	UCA8	13
5	2	12
6	2	11
7	2 Unità	10
8	1 Unità	9

collegare :

8 - 9

PIASTRA IPSO



PONE2  
(Piastra IPSO)

UCA8	1	---1---	16
	2	---0---	15
UCA7	3	---1---	14
	4	---0---	13
UCA6	5	---1---	12
	6	---0---	11
UCA5	7	---1---	10
	8	---0---	9

collegare :

2 - 15  
3 - 14  
6 - 11  
8 - 9



CTU 1010 + CTU 1050: UNITA' CON 2 DRIVE

Ponticellatura da effettuare sulla piastra IPSO del CTU

- Nome drive 1 = "4"
- Nome drive 2 = "6"

PONE 1  
(Piastra IPSO)

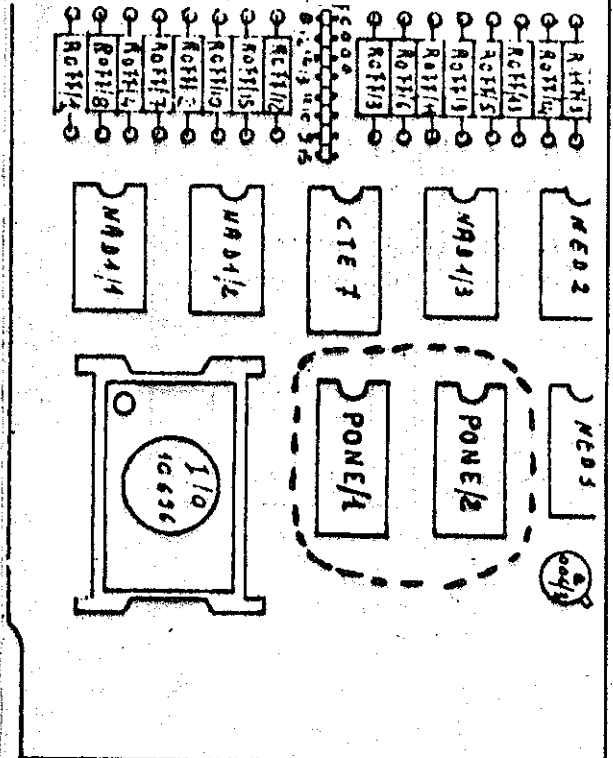
1	UCA5	16
2	UCA6	15
3	UCA7	14
4	UCA8	13
5	Z	12
6	Z	11
7	2 Unità	10
8	1 Unità	9

collegare :

2 - 15

7 - 10

PIASTRA IPSO



PONE2  
(Piastra IPSO)

UCA8	1	---1---	16
	2	---0---	15
UCA7	3	---1---	14
	4	---0---	13
UCA6	5	---1---	12
	6	---0---	11
UCA5	7	---1---	10
	8	---0---	9

collegare :

2 - 15

3 - 14

8 - 9

non collegare UCA6..perchè viene utilizzato sul PONE1

CTU 1010 + CTU 1050: UNITA' CON 2 DRIVE

Ponticellatura da effettuare sulla piastra base del CTU

- Nome drive 1 = "4"

- Nome drive 2 = "6"

PIASTRA BASE

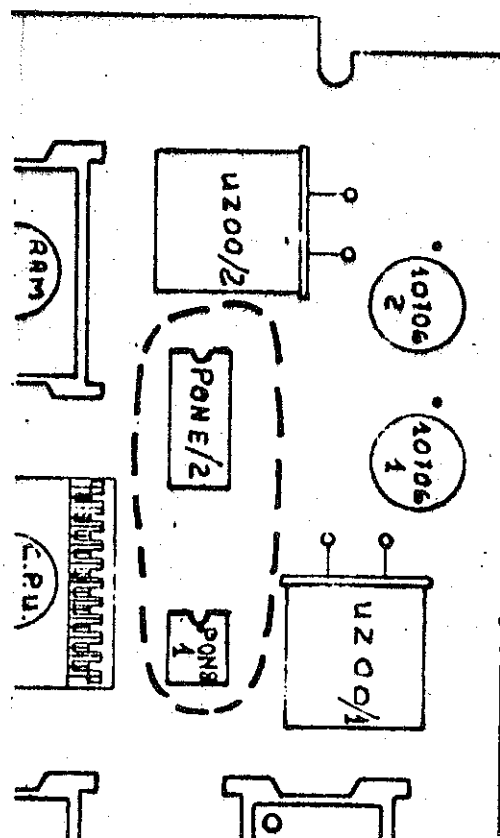
PONE 2

(Piastra BASE)

DIA 1 (UCA5)	1	---1---	16
	2	---0---	15
DIA 2 (UCA6)	3	---1---	14
	4	---0---	13
DIA 3 (UCA7)	5	---1---	12
	6	---0---	11
DIA 4 (UCA8)	7	---1---	10
	8	---0---	9

Collegare :

- 2 - 15
- 4 - 13
- 5 - 12
- 8 - 9



PON 8

(Piastra Base)

5	UNATTENDED	12
6	ATTENDED	11
7	PONTICELLO FISSO	10
8		9

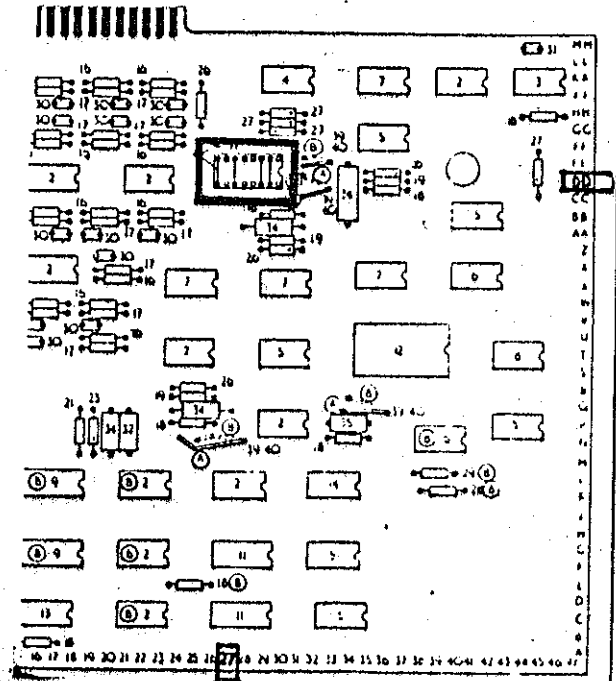
Collegare :

- 7 - 10

scegliere e ponticellare la prestazione  
UN o ATTENDED

CR 300

Piastra interfaccia  
IPSO



Selezione con UCA5 + UCA8

L'unità viene fornita con la selezione 02.  
Se per esigenze di collegamento è necessario cambiare il nome, si deve provvedere al cambio dei ponticelli, come da tabella, posti sulla piastra 02 dell'interfaccia IPSO alle coordinate DD-27.

Vedere AT 0438 - 003

Nome standard : "2"

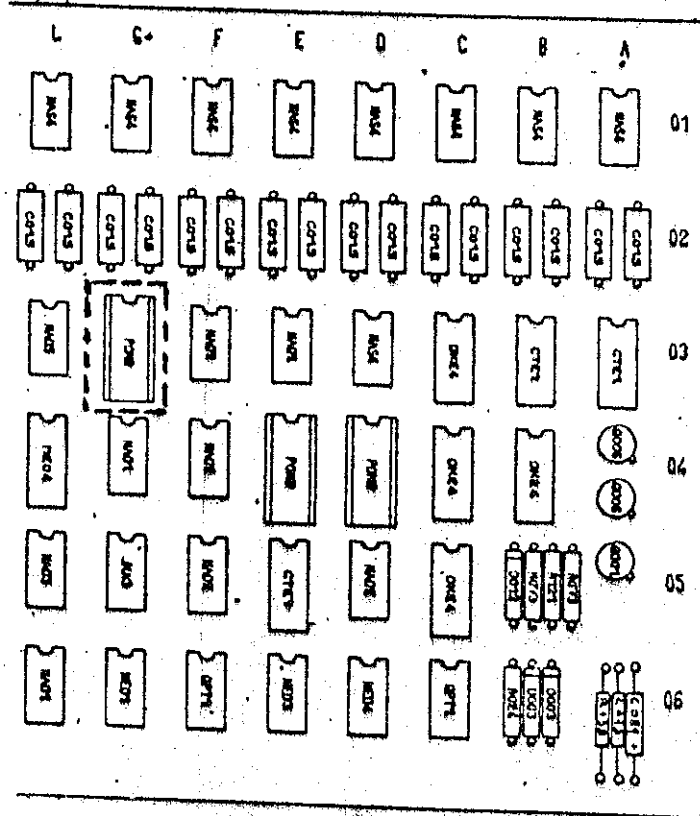
		Piastra Interfaccia							
		Zoccolo Jos. DD27							
		Ponticelli							
CR	Nome	1-16	2-15	3-14	4-13	5-12	6-11	7-10	8-9
		300	0		*		*		*
	1	*			*		*		*
	2		*	*			*		*
	3	*		*			*		*
	4		*		*	*			*
	5	*			*	*			*
	6		*	*		*			*
	7	*		*		*			*

LCU 7800

Piastra M8GIPE  
(IPSO)

Per le predisposizioni opzionali vedere :

Norme di installazione LCU 7800  
AT 0453



Piastra M8GIPE (IPSO)  
Zoccolo posizione G-03  
Ponticelli da eseguire

n o m e	1	2	3	4	5	6	7	8
	16	15	14	13	12	11	10	9
0		★		★		★		★
1	★			★		★		★
2		★	★			★		★
3	★		★			★		★
4		★		★	★			★
5	★			★	★			★
6		★	★		★			★
7	★		★		★			★

Nome Standard : "0"

MTU 1400

PIASTRA BASE

Nome standard: Ø

R4

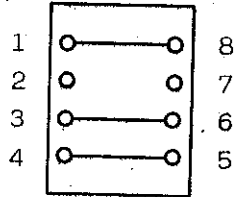
	OFF	ON	
1.		X	UCA 5
2.		X	UCA 6
3.		X	UCA 7
4.		X	UCA 8

PR 1350

PIASTRA STAB2

Nome standard: 2

PON8 R7Ø

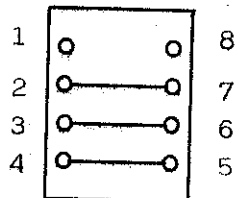


PR 1370

PIASTRA IFØØ4

Nome standard: 2

PON8 NØ1

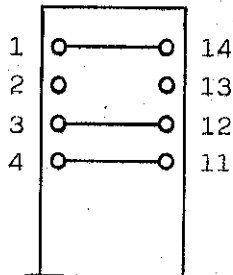


PR 505

PIASTRA INT11

Nome standard: 2

PONA LØ2



TR 1700.

Nome Standard "3"

Su piastra PCBA RC 3319 eseguire i collegamenti tra componente IC 17 e IC 18.

NOME	UCA 5 SU IC 17 pin 6	UCA 6 SU IC 17 pin 4	UCA 7 SU IC 17 pin 10	UCA 8 SU IC 17 pin 12
0	/	/	/	/
1	J4	/	/	/
2	/	J3	/	/
3	J4	J3	/	/
4	/	/	J2	/
5	J4	/	J2	/
6	/	J3	J2	/
7	J4	J3	J2	/

- J5 = da non collegare per P6066
- Gestione UPAE            SI: collegare J7  
                                 NO: collegare J8
- Segnalazione alla P6060 dal End of records  
                                 SI: collegare J6
- Per arrestare la lettura su un carattere desiderato, impostarlo sugli switches IC41 e IC42.